

TDA9381 PS/N2		TDA9381 PS/N2		Назначение выводов TDA9381PS (TDA9351)
P1.3/T1	1	64	P1.2/INT0	<p>№ - Обозначение -- Назначение</p> <p>1 - P1.3/T1 -- Не подключен</p> <p>2 - P1.6/SCL -- Шина синхронизации I2C (SCL)</p> <p>3 - P1.7/SDA -- Шина данных I2C (SDA)</p> <p>4 - P2.0/TPWM -- Отключение звука</p> <p>5 - P3.0/ADC0 -- Не подключен</p> <p>6 - P3.1/ADC1 -- Не подключен</p> <p>7 - P3.2/ADC2 -- Выход клавиатуры</p> <p>8 - P3.3/ADC3 -- Не подключен</p> <p>9 - VSSC/P -- Цифровая земля</p> <p>10 - P0.5 -- Выход индикатора</p> <p>11 - P0.6 -- Не подключен</p> <p>12 - VSSA -- Земля</p> <p>13 - SECPLL -- Развязка по цепи SECAM</p> <p>14 - VP2 -- Напряжение питания +8В</p> <p>15 - DECDIG -- Развязка по цепи процессора</p> <p>16 - PH2LF -- Фильтр 2-ой петли обратной связи ФАПЧ</p> <p>17 - PH1LF -- Фильтр 1-ой петли обратной связи ФАПЧ</p> <p>18 - GND3 -- Земля</p> <p>19 - DECBG -- Развязка</p> <p>20 - AVL/EWD(1) -- Развязка по AVL/коррекция линий</p> <p>21 - VDRB -- Выход кадровой пилы инвертированной</p> <p>22 - VDRA -- Выход кадровой пилы не инвертированной</p> <p>23 - IFIN1 -- Вход ПЧ</p> <p>24 - IFIN2 -- Вход ПЧ</p> <p>25 - IREF -- Задающий резистор кадровой пилы</p> <p>26 - VSC -- Задающий конденсатор кадровой пилы</p> <p>27 - TUNERAGC -- Выход АРУ тюнера</p> <p>28 - AUDEEM/SIFIN(1) -- Нерегулируемый выход звука</p> <p>29 - DECSDEM/SIFIN(1) -- Развязка по цепи детектора звука</p> <p>30 - GND2 -- Земля</p> <p>31 - SNDPLL/SIFAGC(1) -- Фильтр петли звука</p> <p>32 - AVL/SNDIF/REF0 -- Не подключен</p> <p>33 - HOUT -- Выход строчного импульса запуска</p> <p>34 - FBISO -- Вход СНОХ, выход 3-х уровневого импульса</p> <p>35 - AUDEXT/QSSO/AMOUT -- Вход НЧ звука от внешнего источника</p> <p>36 - EHTO -- Вход защиты от перенапряжения</p> <p>37 - PLLIF -- Фильтр петли обратной связи</p> <p>38 - IFVO/SVO -- Выход ПЧ видеосигнала</p> <p>39 - VP1 -- Напряжение питания +8В</p> <p>40 - CVBSINT -- Вход полного видеосигнала</p> <p>41 - GND1 -- Земля</p> <p>42 - CVBS/Y -- Вход внешнего видеосигнала</p> <p>43 - CHROMA -- Вход SVHS</p> <p>44 - AUDOUT/AMOUT(1) -- Регулируемый выход звука</p> <p>45 - INSSW2 -- Коммутация внешних RGB-сигналов</p> <p>46 - R2/VIN -- Внешний вход канала красного</p> <p>47 - G2/YIN -- Внешний вход канала зеленого</p> <p>48 - B2/UIN -- Внешний вход канала синего</p> <p>49 - BCLIN -- Вход ограничения тока луча</p> <p>50 - BLKIN -- Вход измерительного тока АББ</p> <p>51 - RO -- Выход канала красного</p> <p>52 - GO -- Выход канала зеленого</p> <p>53 - BO -- Выход канала синего</p> <p>54 - VDDA -- Питание +3,3В</p> <p>55 - VPE -- Земля</p> <p>56 - VDDC -- Питание +3,3В</p> <p>57 - OSCGND -- Земля генератора</p> <p>58 - XTALIN -- Вход кварцевого генератора</p> <p>59 - XTALOUT -- Выход кварцевого генератора</p> <p>60 - RESET -- Земля (сброс)</p> <p>61 - VDDP -- Питание +3,3В</p> <p>62 - P1.0/INT1 -- Шина синхронизации I2C (SCL)</p> <p>63 - P1.1/T0 -- Шина данных I2C (SDA)</p> <p>64 - P1.2/INT0 -- Вход сигнала от фотоприемника</p>
P1.6/SCL	2	63	P1.1/T0	
P1.7/SDA	3	62	P1.0/INT1	
P2.0/TPWM	4	61	VDDP	
P3.0/ADC0	5	60	RESET	
P3.1/ADC1	6	59	XTALOUT	
P3.2/ADC2	7	58	XTALIN	
P3.3/ADC3	8	57	OSCGND	
VSSC/P	9	56	VDDC	
P0.5	10	55	VPE	
P0.6	11	54	VDDA	
VSSA	12	53	BO	
SECPLL	13	52	GO	
VP2	14	51	RO	
DECDIG	15	50	BLKIN	
PH2LF	16		BCLIN	
PH1LF	17	48	B2/UIN	
GND3	18	47	G2/YIN	
DECBG	19	46	R2/VIN	
AVL/EWD	20	45	INSSW2	
VDRB	21	44	AUDOUT/AMOUT	
VDRA	22	43	CHROMA	
IFIN1	23	42	CVBS/Y	
IFIN2	24	41	GND1	
IREF	25	40	CVBSINT	
VSC	26	39	VP1	
TUNERAGC	27	38	IFVO/SVO	
AUDEEM/SIFIN1	28	37	PLLIF	
DECSDEM/SIFIN2	29	36	EHTO	
GND2	30	35	AUDEXT/QSSO/AMOUT	
SNDPLL/SIFAGC	31	34	FBISO	
AVL/SNDIF/REF0/AMOUT	32	33	HOUT	