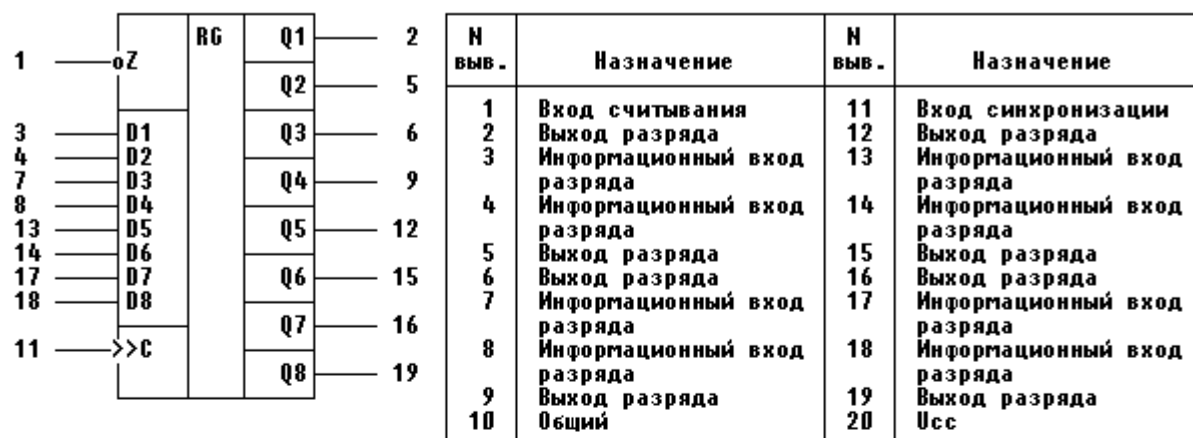


# ТТЛШ(K555,SN74LS,DL,USI74LS.ШМ, K555ИР23

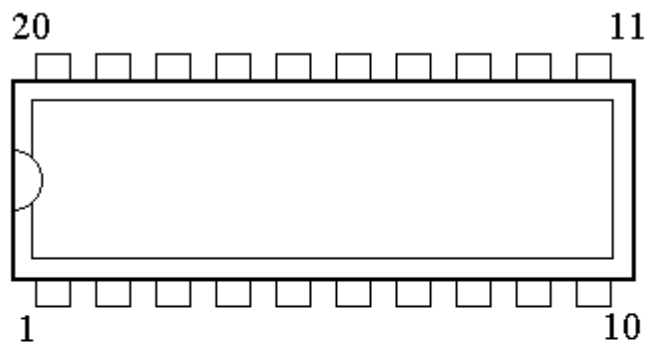
*8-разрядный буферный регистр с защёлкой и тремя состояниями.*



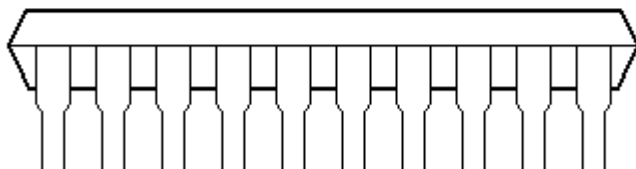
ВХОДЫ			ВЫХОДЫ Q0-Q7	РЕЖИМ РАБОТЫ
Z	C	Dn		
L	LtoH	L	L	защёлкивание и считывание из регистра
L	LtoH	H	H	защёлкивание и считывание из регистра
L	L	x	Qo	хранение
H	x	x	Z	защёлкивание в регистр, разрыв выходов

Микросхема представляет собой восьмиразрядный регистр с уموщёнными выходами для управления большой ёмкостной или низкоомной нагрузкой и может быть использована в качестве магистрального формирователя. Базовый элемент микросхемы - D-триггер , при подаче положительного перепада на вход C происходит запись в него информации со входа D .

Высокий уровень на входе Z переводит выходы микросхемы в высокоимпедансное состояние, при этом в регистр может записываться новая информация или храниться предыдущая.



DIP 20



Тип микросхемы	К555ИР23
Фирма производитель	СНГ
Функциональные особенности	8-разрядный регистр на триггерах с защелкой с тремя состояниями на выходе
T, C	0...+70
I <sub>сс</sub> , мА	32
Тр <sub>НЛ</sub> max, нс	22
Тр <sub>ЛН</sub> max, нс	265
Корпус	DIP20