

ALDEC P-CAD 2002 Русская и Английская версии

Популярный САПР электронных устройств. В данную версию пакета вошло более 60 новых функций и инструментов. Но основным нововведением стала управляющая оболочка Design Manager (Менеджер Проектов), которая позволяет просто и удобно работать (просматривать и управлять) с данными.

Другая новинка - Visual Placement Area (VPA) - система интерактивной расстановки компонентов, которая анализирует внесенные ограничения и на их основе показывает зону, доступную для размещения выбранного компонента. Новый бессеточный автотрассировщик (возможна как сеточная, так и бессеточная трассировка) обладает возможностью указывать направление прокладки трасс для каждого слоя с выбором одного из 6 неортогональных вариантов.

Кроме того, внесена поддержка стандартных Windows-шрифтов True Type в файлах формата Gerber и ODB++. По заявлению представителей компании Altium, P-CAD 2002 объединяет в себе возможность разработки постоянно усложняющихся печатных плат, простоту использования и глубокий контроль результатов, особенно на этапе проектирования топологии. Новую версию P-CAD отличает повышенная точность и надежность работы.

Установка:

1. Для запуска инсталляции нажмите кнопку Установка.
2. При запросе серийного номера заполните все позиции чем угодно.
3. Нажмите Крэк и распакуйте его в каталог с программой.
4. Для русификации пакета нажмите кнопку Update.



ALDEC ACTIVE-HDL 6.1

Полностью интегрированная среда для разработки и моделирования FPGA(ПЛИС) на языках VHDL, Verilog или одновременно на VHDL / Verilog и EDIF. Программная оболочка Active-HDL является передовым средством в области сред для моделирования и верификации HDL-проектов с большим количеством вентилях. Поскольку в промышленности размер программируемых микросхем неуклонно растет, то потребность в высокопроизводительных инструментальных средствах проверки проектов с большим количеством вентилях приобретает все большую актуальность. Active-HDL Standard Edition (стандартная версия) была создана для инженеров, которым при разработке FPGA/CPLD (ПЛИС/ПЛМ) проектов необходимо мощное моделирующее устройство для описания этих проектов на уровне регистровых передач. Active-HDL поддерживает все инструментальные средства и библиотеки независимо от фирм-изготовителей ИНТЕГРАЛЬНЫХ СХЕМ. Программа должна быть реализована в операционной среде PC Windows.

INFORMATION



SentinelLM: Insufficient resources available, possibly out of memory.

OK

Dcm



ERROR 0xC8001007: Failed to aquire floating license (IPL) PCAD_SUITE 17.00

OK

INFORMATION



SentinelLM: Insufficient resources available, possibly out of memory.

OK

Dcm



ERROR 0xC8001007: Failed to aquire floating license (PCS) PCAD_SUITE 17.00

OK

Dcm



Лицензии для этого продукта недоступны!

OK

INFORMATION



SentinelLM: Insufficient resources available, possibly out of memory.

OK

Cmp



ERROR 0xC8001007: Failed to aquire floating license (ALE) PCAD_SUITE 17.00

OK

