



частоты "H SYN", "V SYN" При работе монитора в режиме 1280x1024 (60 кГц) транзистор Q536 находится в самом тяжелом тепловом режиме (пределный режим для монитора) При переключении режима работы на время равное 10—15 мс (время сканирования) происходит отключение цепи AFC и генератор строчной развертки LA7850, не имея на входе сигнала (контакт 1), выдает на выходе (контакт 12) сигнал с частотой 100—120 кГц Такой режим работы задающего генератора строчной развертки приводит к резкому увеличению мощности, выделяемой на выходном транзисторе строчной развертки, локальному перегреву и выходу из строя последнего Применение вместо транзистора 2SC4891 транзисторов с более лучшими частотными характеристиками (2SC5270A и т.д.) положительного результата не дает

Способ устранения неисправности заключается

- в замене микропроцессора на такой же, но с измененной программой управления,
- в блокировании цепи AFC на время переключения

Первый способ устранения возможен только в технических центрах по обслуживанию мониторов DAEWOO"

Второй способ более приемлем и заключается в схемно-технической доработке цепи AFC и введении ключа блокировки петли автоподстройки частоты

Схема ключевого каскада блокировки цепи AFC приведена на рис. 2. Элементы ключевого каскада лучше всего установить на основной плате блока строчной развертки (нижняя плата монитора) Монтаж навесной с пайкой к контактным площадкам. Установка элементов со стороны печатных проводников. Фиксация монтажа мастикой ВК-8 или клеем-расплавом. Отказ выходного каскада строчной развертки при переключении входов с "D-SUB" на "BNC" происходит по причине, описанной выше, так как во время переключения входов происходит разрыв петли AFC. На время нахождения переключателя входов в неопределенном (среднем) положении входной сигнал "H SYN" не поступает на процессор ни через вход "D-SUB", ни через вход "BNC". Коммутатор входов находится в неопределенном состоянии. Петля AFC не работает.

Способ устранения недостатка

- с согласия заказчика отключение переключателя "D-SUB" — "BNC",
- введение схемно-технической доработки, указанной выше (рис. 2)

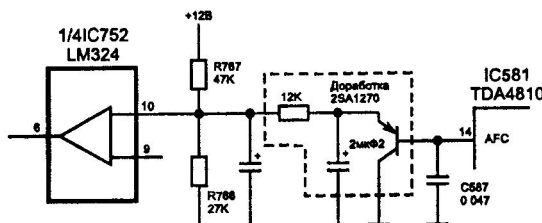


Рис. 2. Схема блокировки цепи AFC