Сводная таблица 12/14 битовых команд PIC микроконтроллеров с аналогиями MCS51& AVR Tiny&Mega.

ADDWF f,d
ADD Rn,A
ADD A,Rn
JMP PCLATH:(PCL+A)
	SUBWF f,d
	SUBB Rn,A
	MOV B,Rn
	SUB B,A
	XCH A,B
	JMP PCLATH:(PCL-A)
		ANDWF f,d
		AND Rn,A
		AND A,Rn
		JMP PCLATH:(PCL and A)
			IORWF f,d
			OR Rn,A
			OR A,Rn
			JMP PCLATH:(PCL or A)
				XORWF f,d
				XOR Rn,A
				XOR A,Rn
				JMP PCLATH:(PCL xor A)
					MOVF f,d
					MOV Rn,Rn
					(TEST Rn)
					(MOV PORTn,PINn)
					MOV A,Rn
					MOVF INDF,0 =
					MOV A,@FSR
						MOVWF f
						MOV Rn,A
						MOVWF INDF =
						MOV @FSR,A
						JMP PCLATH:A
							COMF f,d
							CPL Rn
							MOV A,Rn
							CPL A
							JMP PCLATH:$\overline{PCL}$

ADDLW k ADD A,#k	**SUBLW k** SUB #d,k ! результат в регистре A !	**ANDLW k** AND A,#k	**IORLW k** OR A,#k	**XORLW k** XOR A,#k	**MOVLW k** MOV A,#k	**CLRW** CLR A	**CLRF f** CLR Rn CLR INDF = CLR @FSR JMP PCLATH:0x00
DECF f,d DEC Rn MOV A,Rn DEC A	**INCF f,d** INC Rn MOV A,Rn INC A	**DECFSZ f,d** DJZ Rn,rstep MOV A,Rn DJZ A,rstep	**INCFSZ f,d** INC Rn JZ rstep MOV A,Rn INC A JZ rstep	**RLF f,d** C ← 7 ← 0 RLC Rn MOV A,Rn RLC A	**RRF f,d** C → 7 → 0 RRC Rn MOV A,Rn RRC A	**BCF f,d** CLR Rn.b	**BSF f,d** SET Rn.B
GOTO addr AJMP addr адрес страницы в ! PCLATH !	**CALL addr** ACALL addr адрес страницы в ! PCLATH !	**RETLW k** MOV A,#k RET	**RETURN** RET	**RETFIE** RETI	**NOP** NOP	**BTFSC f,d** JNB Rn.b,rstep	**BTFSS f,d** JB Rn.b,rstep
CLRWDT WDR	**SLEEP** SLEEP	**TRIS r** MOV TRIS(r),A	**OPTION** MOV OPTION,A			**SWAPF f,d** SWAP Rn MOV A,Rn SWAP A JMP PCLATH:(SWAP PCL)	

Rn=f=0-127 - адрес регистра в текущем банке.
INDF в качестве регистра (@FSR) - адрес регистра в ОЗУ (непрерывная адресация!)
При операциях вычитания флаг C устанавливается C=1 даже если нет переполнения!
Когда регистр порта ввода\вывода используется для модификации самого себя (MOVF PORTn,1),
то для записи будут использованы значения с выводов, а не из защелок порта.
/только если порт сконфигурирован как входной/

MOVF установит Z=1!
rstep=переход на +1 команду (AVR)

Варианты ассемблерной мнемоники:
КОП регистр,1 = КОП регистр,F = КОП регистр,f = КОП регистр (ПО УМОЛЧАНИЮ)
КОП регистр,0 = КОП регистр,W = КОП регистр,w

регистр=объявленное имя регистра или его адрес в ОЗУ

k=0-255
d= 0 или 1
(по умолчанию d=1)
12bit
0<f<1F(31)
14bit
0<f<7F(127)
0<addr<2047
0<b<7
5≤r≤7
rstep - пропуск команды

- не рекомендуется к применению

обращение к INDF(0x00) в качестве f(Rn) выполняет обращение к регистру,адрес которого находится в регистре FSR(0x04)
...indf,d=
...@fsr,d

запись в PCL вызовет автоматическую загрузку PCLATH в PCH

PCLATH

7	6	5	4	3	2	1	0

адрес страницы памяти программ при командах GOTO и CALL

- не применимо в системе 12бит
- аналог при d=1
- аналог при d=0
- при Rn=INDF
- d=1 адресат=PCL

выбор ОЗУ при прямой адресации

выбор ОЗУ при косвенной адресации

IRP	RP1	RP0	TO	TD	Z	DC	C	STATUS

слово команды 14бит

fsr.7							FSR

слово команды 12бит

fsr.6	fsr.5					FSR