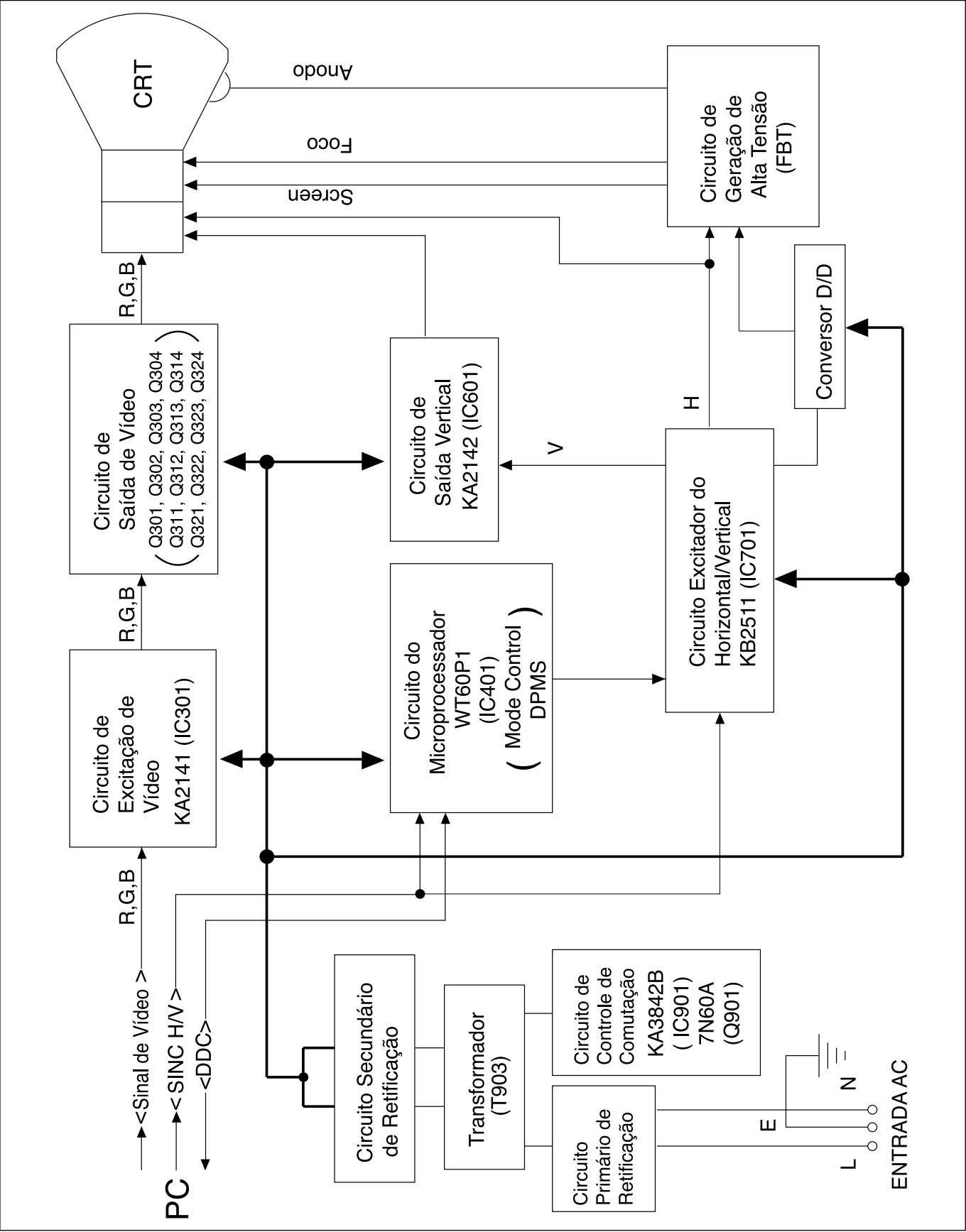


DIAGRAMA DE BLOCOS



DESCRIÇÃO DO DIAGRAMA DE BLOCOS

1. Circuito de Retificação Primário

Este circuito transforma a tensão de linha AC em tensão DC como a fonte de suprimento para o circuito secundário. É operado por C905 (eletrolítico) e D901, D902, D903, D904 (diodos em ponte). Esta tensão DC é alterada em sua forma pelo CI de comutação (IC901: KA3842B) e fornecido ao Transformador SMPS (T903).

2. Circuito de Controle de Comutação

Este circuito funciona de tal modo a manter a saída do circuito secundário de retificação em um nível constante sob quaisquer condições: sem carga, à plena carga, variações da linha de tensão, etc. A função principal é realizada pelo IC901 (KA3842B) sincronizado à frequência horizontal por meio de um conector que está acoplado ao núcleo do T502 (flyback).

3. Circuito de Retificação Secundário

Este circuito retifica a forma de onda pulsada do transformador gerada pelo circuito de controle de comutação. É formado por capacitores e diodos (D901, D928, D922, D924).

As tensões de saída são 76V, 55V, 14V e 6,4V que são necessárias para o circuito secundário.

4. Circuito Pré Amplificador de Vídeo

Este circuito pré amplifica o sinal de vídeo (Vermelho, Verde e Azul) para fornecer sinal de amplitude suficiente para o circuito de saída de vídeo.

A função é realizada pelo IC301 (KA2141).

5. Circuito de Saída de Vídeo

Este circuito amplifica o sinal de vídeo vindo do circuito pré amplificador de vídeo e o sinal amplificado de vídeo é aplicado ao cátodo do cinescópio.

6. Circuito do Microprocessador

Este circuito gera o sinal de controle necessário para ativar o circuito de excitação horizontal e vertical, e as funções DDC2B (Plug & Play) e DPM (economia de energia). A função DDC2B (Plug & Play) é realizada pela combinação do sincronismo H/V e do sinal SDA/SCL.

7. Circuito de Excitação Horizontal e Vertical

Este circuito executa as funções de posição H/V, largura/altura (H/V), distorção almofada e trapezoidal com a saída do circuito do microprocessador. O sinal vertical gerado é aplicado ao circuito de saída vertical.

O sinal horizontal gerado é aplicado ao circuito de saída horizontal e circuito de geração de alta tensão. Esses são controlados pelo circuito do IC701 (KB2511).

8. Circuito de Saída Vertical

Este circuito toma a onda em forma de rampa vertical do IC701 (KB2511) e realiza a deflexão vertical fornecendo a corrente de serra do IC601 (KA2142) às bobinas de deflexão vertical (yoke).

9. Circuito de Geração da Alta Tensão

Este circuito é usado para gerar um pulso na bobina primária do T502 (flyback).

Uma tensão elevada - cerca de 25kV - aparece no secundário do T502 (flyback) e é fornecido ao anodo do cinescópio (CDT ou Cathode Display Tube).

10. Circuito de Apagamento e Controle de Brilho

O circuito de apagamento elimina as linhas de retraço por meio de pulso negativo a grade 1 (G1) do CDT (Cathode Display Tube).

O circuito de Brilho é usado para controlar o brilho da tela por meio da mudança do nível DC à G1.

11. Conversor D/D

Para obter uma alta tensão constante, este circuito fornece uma tensão DC controlada ao flyback (FBT) e circuito de deflexão horizontal de acordo com a frequência de sincronismo horizontal.